

(12) NACH DEM VERTRAG ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES
PATENTWESENS (PCT) VERÖFFENTLICHTE INTERNATIONALE ANMELDUNG

(19) Weltorganisation für geistiges Eigentum
Internationales Büro



(43) Internationales Veröffentlichungsdatum
25. März 2004 (25.03.2004)

PCT

(10) Internationale Veröffentlichungsnummer
WO 2004/025341 A1

(51) Internationale Patentklassifikation⁷: **G02B 6/12**

SCHIEFELBEIN, Frank, Peter [DE/DE]; Unter den
Eichen 38, 14478 Potsdam (DE).

(21) Internationales Aktenzeichen: PCT/DE2003/002729

(74) Gemeinsamer Vertreter: **SIEMENS AKTIENGE-
SELLSCHAFT**; Postfach 22 16 34, 80506 München
(DE).

(22) Internationales Anmeldedatum:
13. August 2003 (13.08.2003)

(25) Einreichungssprache: Deutsch

(81) Bestimmungsstaaten (*national*): CN, US.

(26) Veröffentlichungssprache: Deutsch

(84) Bestimmungsstaaten (*regional*): europäisches Patent (AT,
BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR,
HU, IE, IT, LU, MC, NL, PT, RO, SE, SI, SK, TR).

(30) Angaben zur Priorität:
102 41 203.0 5. September 2002 (05.09.2002) DE

Veröffentlicht:

- mit internationalem Recherchenbericht
- vor Ablauf der für Änderungen der Ansprüche geltenden
Frist; Veröffentlichung wird wiederholt, falls Änderungen
eintreffen

(71) Anmelder (für alle Bestimmungsstaaten mit Ausnahme von
US): **SIEMENS AKTIENGESELLSCHAFT** [DE/DE];
Wittelsbacherplatz 2, 80333 München (DE).

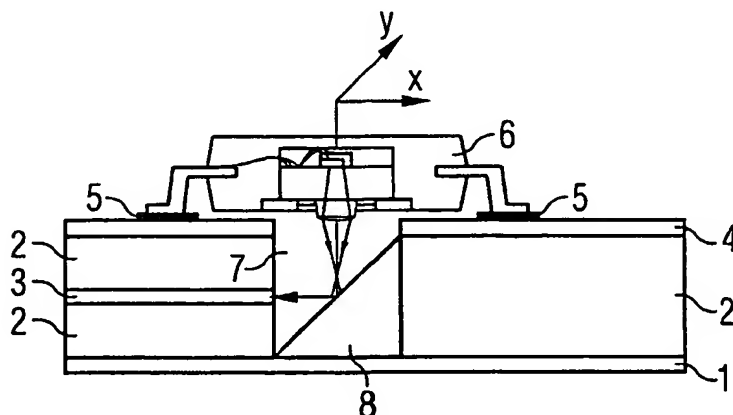
Zur Erklärung der Zweibuchstaben-Codes und der anderen Ab-
kürzungen wird auf die Erklärungen ("Guidance Notes on Co-
des and Abbreviations") am Anfang jeder regulären Ausgabe der
PCT-Gazette verwiesen.

(72) Erfinder; und

(75) Erfinder/Anmelder (nur für US): **RÖSCH, Jörg**
[DE/DE]; Eschenstrasse 2, 85464 Finsing (DE).

(54) Title: PRINTED CIRCUIT BOARD COMPRISING ELECTRICAL CONDUCTOR PATHS AND MEANS FOR ELECTRO-
OPTICAL AND/OR OPTO-ELECTRICAL CONVERSION

(54) Bezeichnung: LEITERPLATTE MIT ELEKTRISCHEN LEITERBAHNEN UND MITTELN ZUR ELEKTRO-OPTISCHEN
UND/ODER OPTISCH-ELEKTRISCHEN WANDLUNG



(57) Abstract: The invention relates to a printed circuit board comprising electrical conductor paths, said printed circuit board also being provided with optical conductor paths. Furthermore, electro-optical or opto-electrical means are provided on or in the printed circuit board.

(57) Zusammenfassung: Die Leiterplatte mit elektrischen Leiterbahnen weist zusätzlich optische Leiterbahnen auf. Ferner sind auf oder in der Leiterplatte elektro-optische bzw. opto-elektrische Mittel vorgesehen.

WO 2004/025341 A1